

## DATA CONVERTER

**Patent number:** JP7262081  
**Publication date:** 1995-10-13  
**Inventor:** JUNG LEE-WHA  
**Applicant:** SAMSUNG ELECTRON CO LTD  
**Classification:**  
 - International: G06F12/02  
 - european:  
**Application number:** JP19950002197 19950110  
**Priority number(s):**

Also published as:



EP0666684 (A2)  
 US5696941 (A1)  
 EP0666684 (A3)  
 EP0666684 (B1)  
 CN1154907C (C)

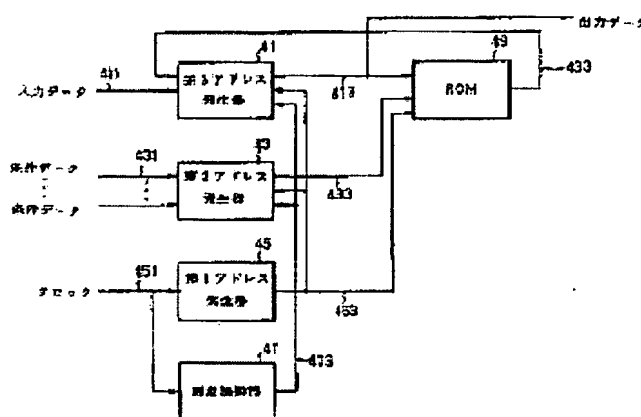
more >>

Report a data error here

### Abstract of JP7262081

**PURPOSE:** To reduce the size of a data converter by minimizing the volume of a memory element by storing a plurality of LUTs in one memory element and converting data by utilizing the LUTs.

**CONSTITUTION:** A first address generating section 45 successively generates first addresses 453 for selecting LUTs (lookup tables) stored in a ROM 49 correspondingly to a conversion mode. A second address generating section 43 generates a second address 433 for selecting a small area in a selected LUT selected with the first address in accordance with a conversion level. A third address generating section 41 generates a third address 413 for selecting converting data in a small block selected with the first and second addresses 453 and 433. A synchronization control section 47 generates a synchronizing signal 473 for meeting the synchronization among the first, second, and third addresses 453, 433, and 413. Therefore, the size of a data converter can be reduced by minimizing the volume of the ROM 49.



BEST AVAILABLE COPY

Data supplied from the esp@cenet database - Patent Abstracts of Japan

代理検出した、  
CN1154907Cの日本対応出願

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平7-262081

(43) 公開日 平成7年(1995)10月13日

(51) Int.Cl.<sup>6</sup>

G 0 6 F 12/02

識別記号

5 5 0 E 7608-5B

庁内整理番号

F I

技術表示箇所

審査請求 未請求 請求項の数 2 O L (全 7 頁)

(21) 出願番号 特願平7-2197

(22) 出願日 平成7年(1995)1月10日

(31) 優先権主張番号 1919/1994

(32) 優先日 1994年2月2日

(33) 優先権主張国 韓国 (K R)

(71) 出願人 390019839

三星電子株式会社

大韓民国京畿道水原市八達区梅灘洞416

(72) 発明者 鄭 貳 和

大韓民国京畿道水原市八達区池洞187-49

番地 21統2班

(74) 代理人 弁理士 伊東 忠彦 (外1名)

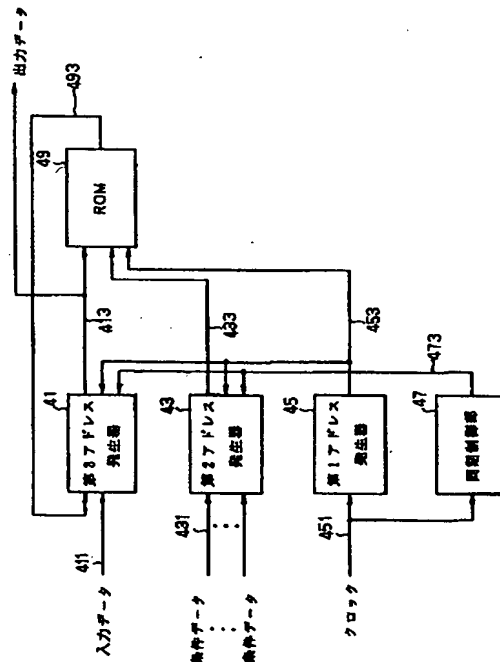
(54) 【発明の名称】 データ変換装置

(57) 【要約】

【目的】 多数のルックアップテーブルを利用してデータを変換するデータ変換装置を提供する。

【構成】 少なくとも2つ以上のルックアップテーブルを順次に参照して、入力データおよびルックアップテーブル別に選択された変換レベルに対応する変換された出力データを発生するデータ変換装置において、データ変換モードの数に対応する少なくとも2つ以上のルックアップテーブルをブロック単位で貯蔵し、前記各ブロックは当該変換モードで規定された変換レベルの数に対応する多数のサブルックアップテーブルを含む1つのメモリ素子と、入力データとメモリ素子から読み出された出力データとのうちで選択されたデータと、各変換モードで選択された変換レベルデータによって前記メモリ素子をアクセスするためのアドレスを発生し、前記メモリ素子に貯蔵されたルックアップテーブルの数に対応する回数ほど反復的に前記アドレスを発生するアドレス発生手段とを含む。

【効果】 これにより、メモリ素子の体積を最小化してデータ変換装置の小型化が実現できる。



BEST AVAILABLE COPY

请即刻仔细核查文本,	
am	pm
2005-07-11	
若有误,速通知检索处。	